



250MSps 双通道高速数据 DAS 采集卡



总览

PCle-6920 是一款 PCIe x8 Lane、双通道、14bits 分辨率的高速数据采集卡，采样率 250MSps。板载高性能 FPGA 芯片，具有丰富的乘法器和 RAM 资源。通过采用大容量数据缓存和高速数据传输引擎技术，支持原始数据的实时上传，数据传输速率可达 2GB/s。驱动程序具有良好的兼容性，支持 WIN7、WIN8、WIN10 的 32/64bits 多个版本

DAS（分布式声波传感）和 DVS（分布式振动传感）是近年来相对新的技术方向，相对于 DTS（分布式测温传感）技术要求更高，同时对器件的要求也越来越高，其中系统中的 AD 要求就非常高，同时需要具备高采样率和高精度，由于需要长期运行，对其稳定性要求也非常高。目前我司能提供用于 DAS 和 DVS 系统上的高速 A/D（采样率能到 1GS/s 16bit）

产品特点

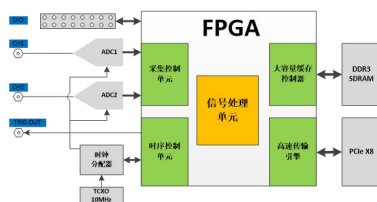
- 14bits 双通道同步实时采样
- 250M 采样率
- 直流耦合，50Ω输入阻抗
- 2Vpp 输入电压范围
- 0-125MHz 模拟带宽（带宽可定制）
- 高达 88dBc SFDR
- 触发输出脉冲，16 通道数字 IO
- PCI Express x8 Lane 高速传输接口
- 2GB DDR3 高速数据缓存





通用参数

系统框图



输入通道	值	单位
输入通道数	2	
输入阻抗	50±1%	Ω
输入信号范围	2Vp-p/10dBm	
输入耦合方式	DC（可定制 AC 耦合）	
分辨率	14	bits
带宽(-3dB)	0-125（可定制其他带宽）	MHz
无杂散动态范围（SFDR）	-1dBFS 输入/250MSps	
fIN=26MHz fIN=42MHz	88.5	dBc
	88.9	dBc
信噪比（SNR）	-1dBFS 输入/250MSps	
fIN=26MHz fIN=42MHz	70	dBFS
	72	dBFS
平均噪声密度	-140	dBm/Hz
内部参考时钟		
频率	10	MHz



稳定度	± 0.5 (-20-60℃)	ppm
触发输出		
高电平 Min. 电压	3.3	V
脉冲宽度分辨率	4	nS
Min. 脉冲宽度	4	nS
数字输入/输出		
通道数	16	
电平标准	3.3V LVTTTL	
输出驱动能力	8 (MAX)	mA
信号速率	50 (MAX)	Mbps
板载缓存	2	GB (DDR3L)

板载算法

支持 IQ 解调功能，中心频率可设置

支持原始数据、IQ 解调后的幅值和相位数据以及过程数据获取

每次触发采集点数 Max. 为 65536（单通道使用或者只用原始数据时 131072）

支持触发延迟采样

采样率可降频为 125M、83.33M、62.5M 和 50M 使用

供电及功耗

供电电压：12V（金手指供电）

功耗：18W（Max）

温度范围

工作温度：-20~60℃

存储温度：-40~85℃

机械尺寸

181mm(L) x 111mm(W)x20mm(D)